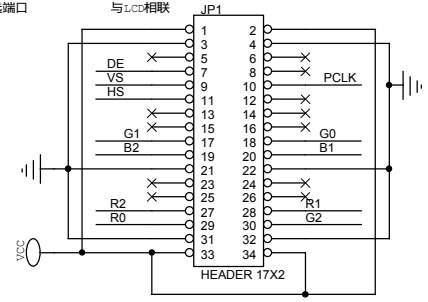


D[0..7] 数据总线, 三态
A[0..1] 地址总线, 与CS一起选端口
CS片选, 低电平有效
RD 读, 低电平有效
WR 写, 低电平有效
BUSY =1时, 不能操作控制器
Vcc电源, +5V

IDC34PIN 信号定义



TFT6448-8A/TFT6448V-8A的主要特点

1. 每一点一字节, 连续写入, 8BIT色深, 共256
2. 写入数据最大带宽为3M, 注意, 这是最大带宽.
3. 每写入或读出后x方向自动加

编程方法:

1. 写参数

A>写参数到端口1 (a0=1, a1=0), 其定义为:

- bit[7..6] 保留, 编者按程为0
- bit[5..4] 显示页号 (0-3)
- bit[3..2] 保留, 编者按程为0
- bit[1..0] 读/写页号 (0-3)

B>读一次端口1以锁存参数

2. 写X (0-639), 分两次写入

- A>写bit[9..8]到端口1 (对应关系X8->D0, X9->D1)
- B>写bit[7..0]到端口1 (如为了读数据则写到端口3) (对应关系为:X[7..0]->D[0..7])

3. 写Y (0-479) 分两次写入

- A>写bit8到端口2 (对应关系为X8->D0)
- B>写bit[7..0]到端口1 (对应关系为:X[7..0]->D[7..0])

4. 写数据, 8BIT分两次定入, 其定义为:

写入数与RGB的对应关系:

D7	R2
D6	R1
D5	R0
D4	G2
D3	G1
D2	G0
D1	B2
D0	B1

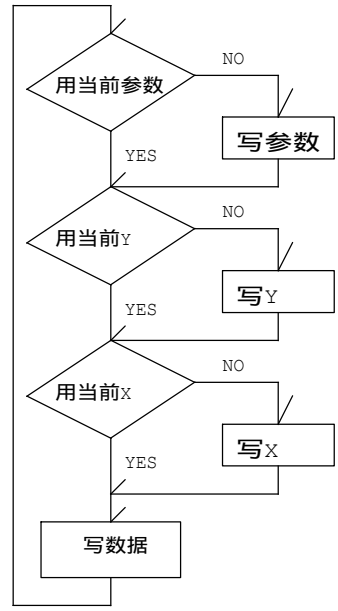
端口

CS	WR	RD	A1	A0	D[7..0]
H	X	X	X	X	HIZ
L	L	H	0	0	写数据到控制器
L	L	H	0	1	写X到控制器
L	L	H	1	0	写Y到控制器
L	L	H	1	1	写X到控制器 (为了读数据)
L	H	L	0	0	从控制器读数据
L	H	L	0	1	将写入x的数据锁存为参数

接屏方法

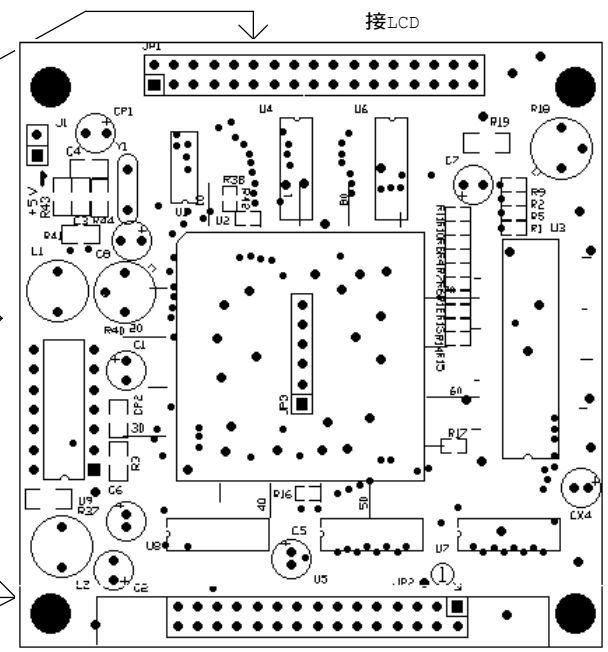
控制器	9bit tft	12bit tft	18bit tft
R2	R2	R3 R0	R5 R2
R1	R1	R2	R4 R1
R0	R0	R1	R3 R0
G2	G2	G3 G0	G5 G2
G1	G1	G2	G4 G1
G0	G0	G1	G3 G0
B2	B2 B0	B3 B1	B5 B3B1
B1	B1	B2 B0	B4 B2B0
DE	DE (ENAB)	DE (ENAB)	DE (ENAB)
HS	HS	HS	HS
VS	VS	VS	VS
PCLK	CLK	CLK	CLK

写数据流程

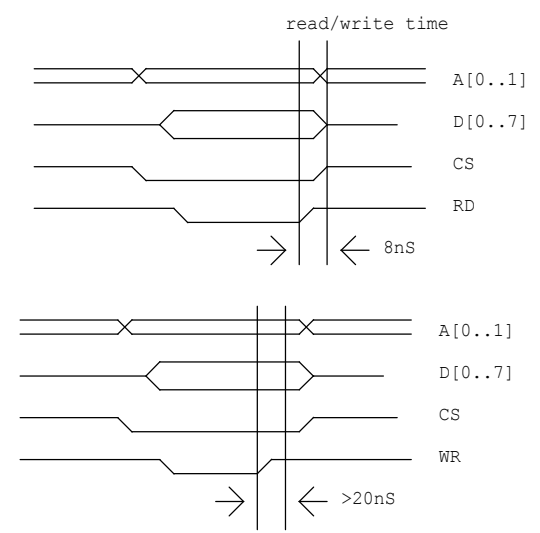


读数据与写数流程相似, 只是写X时, 第二次由端口3写入
TFT6448V-8A的CS, RD, WR, A[1..0], D[7..0], BUSY与3V/5V兼容

调节对比度



TFT6448-8A/TFT6448V-8A



有些屏在此调对双度