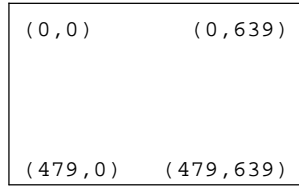
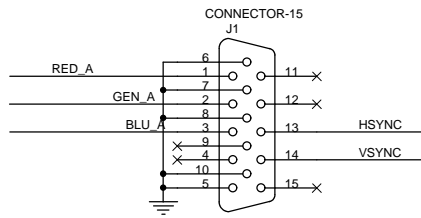


图象和数据的对应关系



CRT插座定义 (和PC机的VGA卡定义相同)



与MPU (如51) 相联

VCC为DC+5V

CPU接口: D0-D7双向三态数据线

A0, A1地址线

RD, WR读写线低电平有效

CS片选, 低电压有效

BUSY忙线高电平有效, 为高电平时不能写入和读出

当CPU带宽小于3M时不用考虑

CS WR RD A1 A0 D0-D7

H X X X X HI-Z

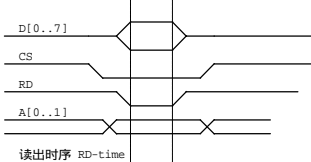
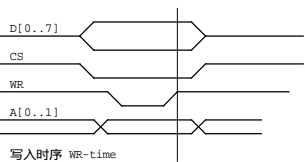
L L H 0 0 write data to lcd

L H L 0 0 read data from lcd

L L H 0 1 写水平位 (0-639) 的低8位

L L H 1 0 写行号

L L H 1 1 (如读数据) 写水平位 (0-639) 的低8位



编程方法

写数据

1. 通过端口2 (A0=0, A1=1) 写Y和X[8..9]
 第一次为Y8 (D4->Y8), X[8..9] (X8->D0, X9->1)
 第二次为Y[7..0] (D0->Y0..D7->Y7)

2. 通过端口1 (A0=1, A1=0) 写X[7..0] (X0->D0..X7->D7)

3. 通过端口0 (A0=0, A1=0) 写数据, 其含义为:

D7 红色高 D4 绿色高 D1 蓝色高

D6 红色中 D3 绿色中 D0 蓝色低

D5 红色低 D2 绿色低

注: 每读或写数据一次, 水平地址自动加1

读数据

1. 通过PORT2写Y的第8位和X的8-9位 (应测试BUSY电平)

写入数据意义

D0 X8

D1 X9

D[2..3] 没用, 写0

D4 Y8

D[5..7] 没用, 写0

2. 通过PORT2写Y的第0-7位

3. 通过PORT3写X的0-7位

4. 写数据或读数据 (如读数据应测试BUSY电平)

注: 每读或写数据一次, 水平地址自动加1

对图象质量要求高的且MPU速度较快的应用 可选16位TFT控制器 (TFT6448 - 16)